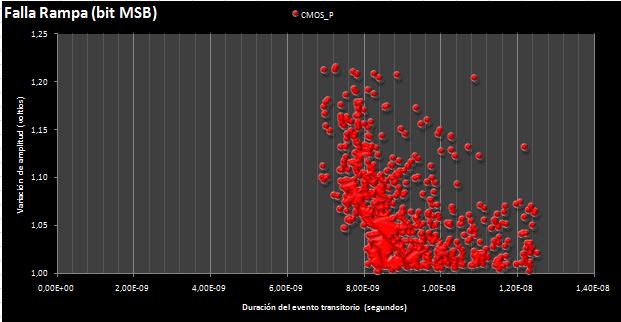
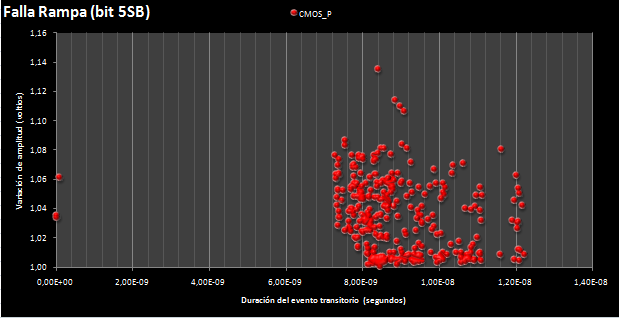
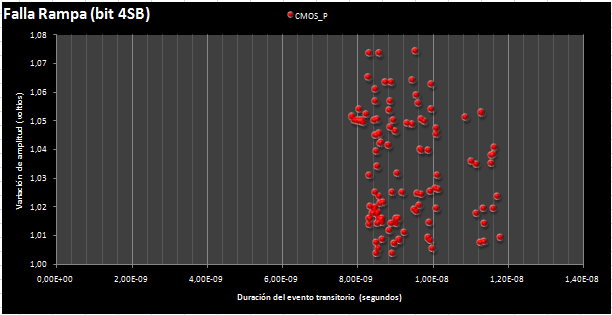
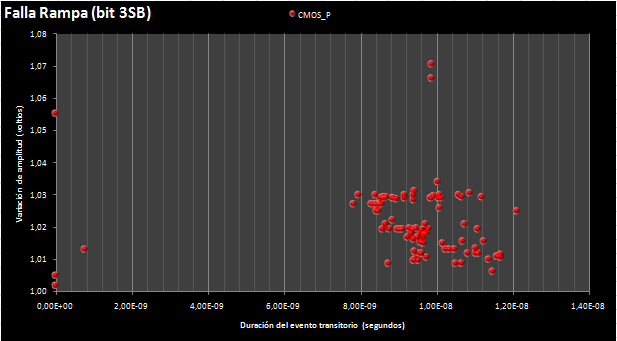
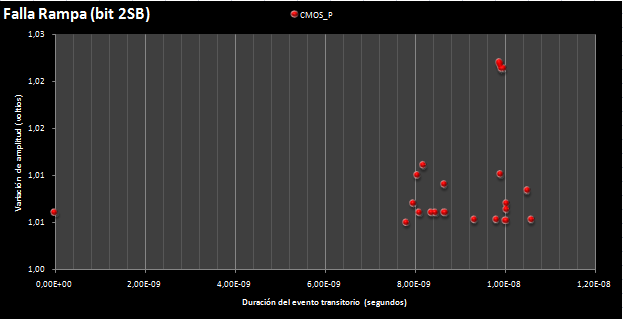
## APÉNDICE D: Simulaciones extras.

A continuación se encuentran las graficas de dispersión de errores de los demás bits de salida para la inyección de la falla tipo rampa:



Gráficas de dispersión de los restantes bit de salida para la falla tipo rampa.